

1. Tryby adresowania dla procesora MC6800, MC68HC05, Intel 8051. Np. omów adresowanie względne w MC6800, podaj przykład.
2. Organizacja wewnętrznej pamięci danych w Intelu 8051, tryby adresowania dostępne w poszczególnych blokach pamięci.
3. Budowa i przeznaczenie magistral: adresowej, danych i sterującej na przykładzie MC6800, MC68HC05, Intel 8051.
4. Minimalna konfiguracja sterownika mikroprocesorowego z MC6800.
5. Budowa i przeznaczenie rejestrów wewnętrznych MC6800, MC68HC05, Intel 8051. Wymień rejestry i omów ich funkcję.
6. Sygnały zewnętrzne MC6800, MC68HC05, Intel 8051 i ich przeznaczenie.
7. Organizacja pamięci danych i programu w MC6800, MC68HC05, Intel 8051. Mapa pamięci.
8. Budowa układu czasowo licznikowego w MC68HC05, obsługa sprzętowa i programowa trzech zdarzeń w tym układzie.
9. Budowa układu czasowo licznikowego w Intel 8051, omówić jeden z czterech trybów pracy układu.
10. Jak jest zbudowany stos i do czego służy.
11. Jak jest zbudowany podprogram i do czego służy.
12. Co to jest i do czego służy wektor przerwań.

Fragmenty programu w assemblerze MC6800:

- A. Zbuduj pętlę w programie, w której będzie zwiększany rejestr X od wartości 1 do wartości 1000.
- B. Pomnóż wartość w akumulatorze B przez liczbę 3 i zapisz wynik do akumulatora A, pomiń przeniesienie.
- C. Porównaj dwie liczby w akumulatorach A i B, większą zapisz do komórki pamięci o adresie \$1212.
- D. Napisz podprogram zamieniający miejscami liczby zapisane w akumulatorach A i B.

Robert Suszyński